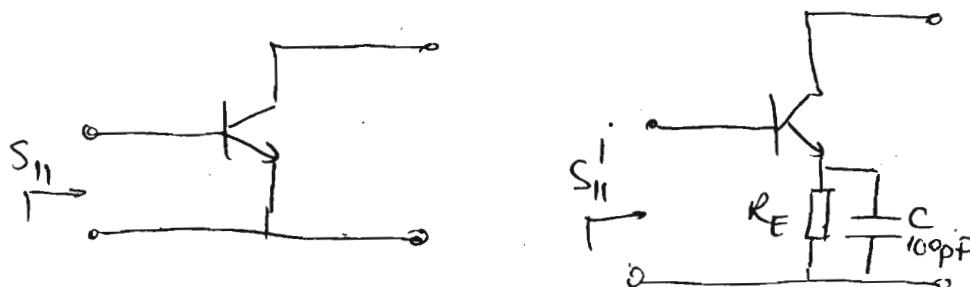


Amplificatoare pentru microonde.

1 Polarizarea transistorelor pentru microonde.

Deseori polarizarea transistorelor pentru microonde este neglijata in proiectarea amplificatoarelor. Se depune un efort considerabil pentru calculare/mesurarea parametrilor S, calculul costului, a bensui si a zigomotubii, pentru ca in final sa se utilizeze acelasi circuit clasice pentru polarizare, degradandu-se comportarea la inalte frecuente.

Polarizarea trebuie facuta in asa fel incat sa fie in transistorul in regimul activ si in ton cu performante ridicate, si de asemenea trebuie realizata o stabilizare a punctului static de functionare in functie de temperatura. La joase frecuente acest lucru era asigurat prin presenta unui rezistor in emitor care introduce o reactie negativa in circuitul stabilizatorului in functie de temperatură. In domeniul microondelor aceasta metoda nu este utilizabila deoarece poate duce la instabilitate la joase frecuente si la aparitia oscilatiilor punctului static de functionare.



C scurtcircuitarea rezistorului la frecuentele de lucru decile multe frecuente R_E nu mai apare in circuit. In schimb la inalte joase frecuente se observa o modificare a parametrilor S, in ceea ce condensatorul este ales pentru o capacitate buna in banda de lucru.

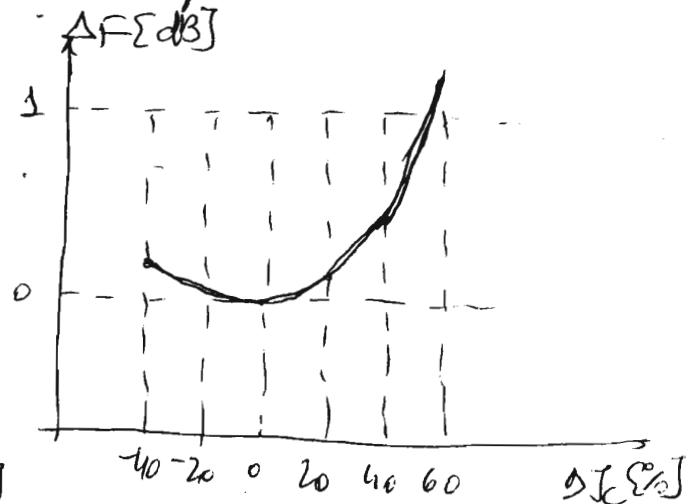
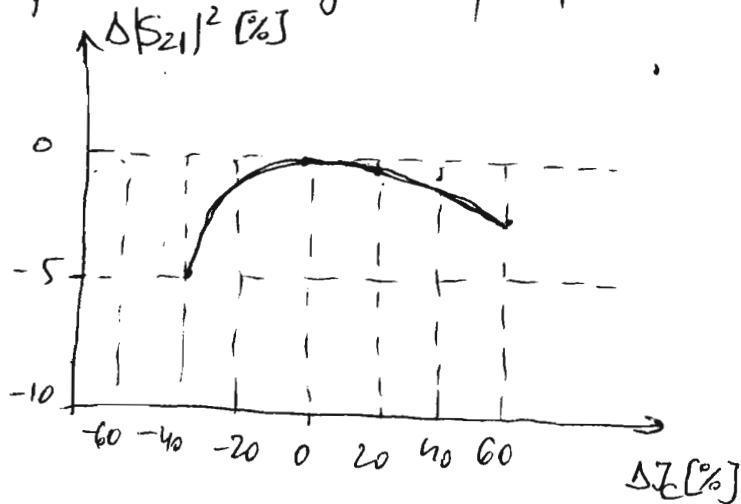
$$S_{11}(48\text{Hz}) = 0.52 \angle 154^\circ \Rightarrow S'_{11}(48\text{Hz}) = 0.52 \angle 154^\circ \text{ nemodificat}$$

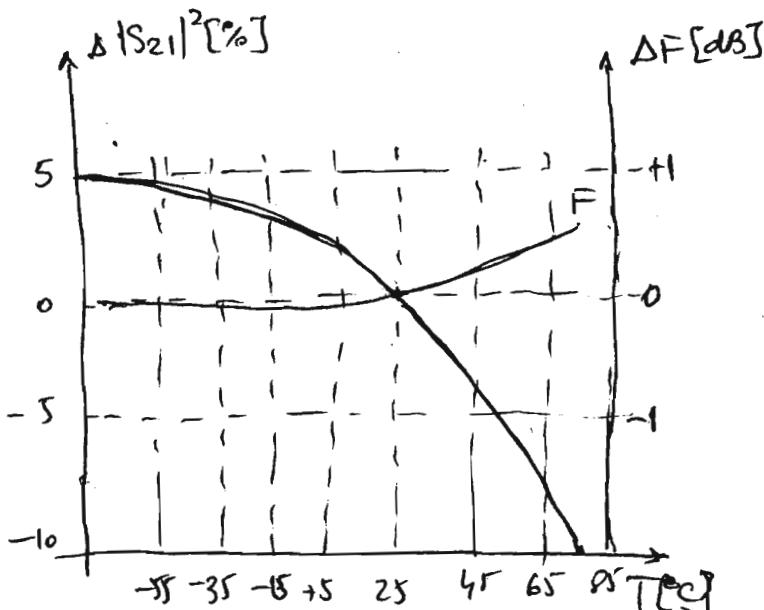
$$S_{11}(100\text{MHz}) = 0.901 \angle -14,9^\circ \Rightarrow S'_{11}(100\text{MHz}) = 1.066 \angle -8,5^\circ$$

S_{11} crește ceea ce indică degradarea performanțelor
 $|S_{11}| > 1 \rightarrow$ stabilitate condiționată.

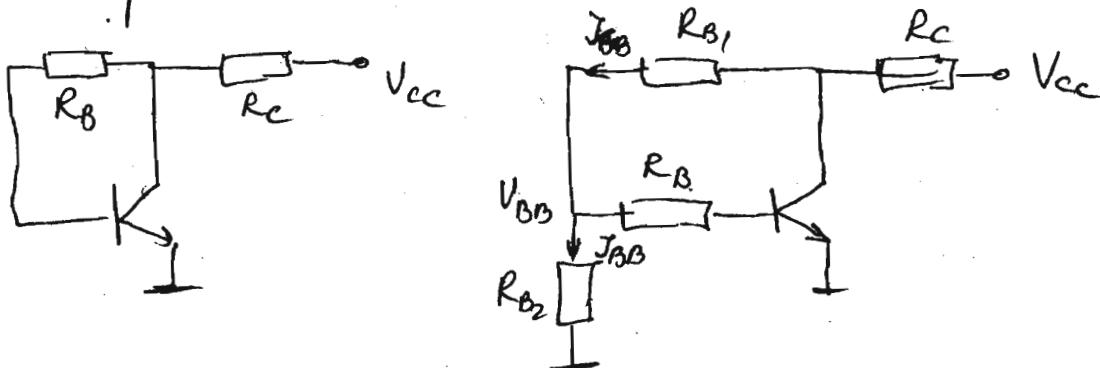
Chiar dacă s-ar putea alege condensatorul pentru a lucra în condiții bune atât la ușoară frecvență cât și la foarte frecvență, din cauza sărpedantei de valoare foarte mică în serie cu emitorul la frecvența de lucru ar duce la degradarea parametrilor de rezonanță. Din acestă cauză, proiectarea circuitelor de microonde cu câștig mare și rezonanță reală se face în emitorul conectat la masă și în plus, el p.d.v practic concurantele trebuie să fie cât mai mici posibil pentru minimizarea reacției negative dăilei emitor.

Datorită reacția în curent (parametru R_E) nu mai este posibil de realizat stabilirea grăboi și metoda de a stabiliiza punctul static de funcționare în funcție de temperatură și în funcție de abaterile tehnologice ale tranzistorului ($\beta \rightarrow$ variația ale I_c). În continuare se prezintă variații tipice ale câștigului și ale factorului de rezonanță funcție de I_c și temperatură.





Se poate observa că o variație a curentului de pâine de 20% nu afectează puterea nici coștișul nici factorul de zgomot.
De asemenea din primele două figuri se poate observa o bandă mai lată în cadrul coștișului decât în cadrul factorului de zgomot ceea ce va impune condiții mai stricte amplificatoarelor de zgomot ca să permită polarizarea și utilizarea următoarelor scheme tipice.



Polarizare cu reacție negativă în tensiune

Polarizare cu reacție negativă în tensiune și surse de curent constând dintr-o

A două scheme, cu prețul utilizării mai multor componente, realizează o stabilizare ceva mai bună în funcție de temperatură și rezistență abaterii tehnologice. În plus componentele se obțin de valori mai mici, mai ușor de obținut la realizarea circuitelor integrate, iar prezenta sursei de curent (R_B) ne permite reglarea rapidă a curentului de colector la valoarea dorită (securabil).

Proiectarea

Se cunoaște de obicei o volee recomandată de producător pentru punctul static de funcționare (egozot minim) I_C , V_{CE} .

Se aruncă și cunoște $\beta(h_{FE}) = 50$ (tip), $V_{BE} = 0,7 \div 0,8 V \approx I_C$

In cazul primei scheme.

$$I_B = \frac{I_C}{\beta} = \frac{I_C}{h_{FE}} ; R_B = \frac{V_{CE} - V_{BE}}{I_B} ; R_C = \frac{V_{CC} - V_{CE}}{I_C + I_B}$$

In cazul schemei cu sursă de curent.

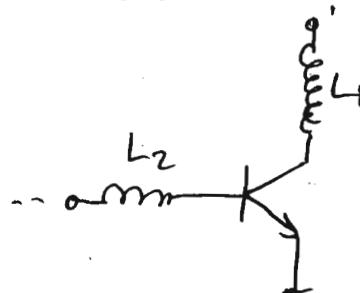
$$I_B = \frac{I_C}{h_{FE}}$$

$$\text{Se alege } V_{BB} \approx 2V \Rightarrow R_B = \frac{V_{BB} - V_{BE}}{I_B}$$

$$\text{Se alege } I_{BB} \approx 1mA (> 5 \div 10 I_B) \Rightarrow R_{B2} = \frac{V_{BB}}{I_{BB}}$$

$$R_{B1} = \frac{V_{CE} - V_{BB}}{I_{BB} + I_B} ; R_C = \frac{V_{CC} - V_{CE}}{I_B + I_{BB} + I_C}$$

Separarea circuitului de polarizare în semnal și releezează prin utilizarea bobinelor amplasate în boză și emitorii colector



Bobinile trebuie să prezinte o impedanță mare în bandă de lucru în comparație cu impedanțele sursei și sarcinii. Cum de obicei

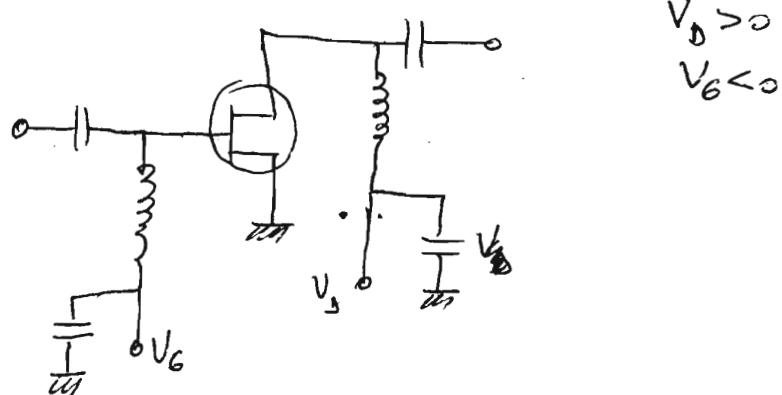
aceste impedanțe sunt de 50Ω \Rightarrow

$$X_{L1} \gg 50\Omega \text{ și } X_{L2} \gg 50\Omega \Rightarrow$$

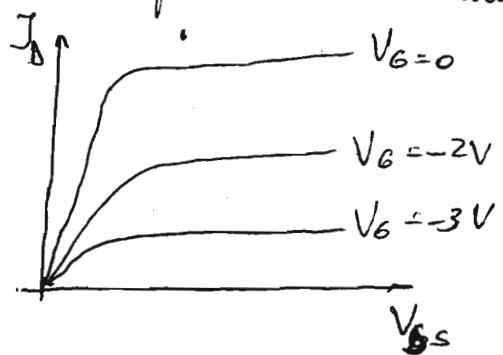
$$\omega_{min} L_1 > 50 \cdot 100\Omega = 5K\Omega \Rightarrow L_1 > \frac{5K\Omega}{2\pi f_{min}}$$

FOAIE MATRIX COLAR

Polarizarea tranzistorilor cu efect de camp



Circuitul de polarizare trebuie adoptat pentru a realiza o anumită ordine de aplicare a tensiunilor de alimentare ($1 - V_G, 2 - V_D$)



$$\text{Transconductanță } g_m = \frac{dI_D}{dV_{GS}}$$

Ace valori sunt incorecte pentru $V_G = 0$. Dacă se aplică întâi V_D , din cauza amplificării mari, pot apărea oscilații ducând la creșterea curentului prin TEC și la distrugerea sa.

Proiectarea amplificatoarelor cu tranzistor

Stabilitatea tranzistorilor (amplif ca)

Pentru a putea utiliza un amplificator cu tranzistor, o importantă deosebită este să prezinte stabilitatea circuitului. Deoarece pentru obținerea unui eștițig maxim de putere va fi necesar să adaptăm tranzistorul la intrare și la ieșire, retelele de adăpost nefind cunoscute și în plus ele vor oferi coeficienți de reflexie variabili cu frecvență. Din acestă cauză, pentru siguranță, se preferă să alegăresc un tranzistor care să ofere

stabilitate necondiționată în banda de lucru.

Stabilitatea necondiționată se obține dacă transisitorul ar trebui să fie stabil pentru oia valori ale sarcinii și sursei (coeficienți de reflexie) la o anumită frecvență.

Se poate lucra în anumite condiții de stabilitate condiționată impunându-se anumite condiții retelelor de adoptare însă acest lucru este risipitor, deoarece mici modificări (abateri tehnologice) pot duce amplificatorul în regimul de instabilitate.

Este de dorit să obținem stabilitatea necondiționată care, pentru un anumit transistor se obține pentru $|S_{11}| < 1$; $|S_{22}| < 1$ și în plus, factorul de stabilitate K

$$K = \frac{1 + |S_{11}S_{22} - S_{12}S_{21}|^2 - |S_{11}|^2 - |S_{22}|^2}{2|S_{12}||S_{21}|} > 1.$$

Deci pentru o bandă de frecvențe impusă este necesar să se alegă un transistor potrivit, care să fie stabil necondiționat.

Temă de proiectare.

Se cere a se proiecta un amplificator cu transisitoare care să funcționeze în banda $\dots 6\text{Hz}$. Amplificatorul trebuie să îndeplinească următoarele cerințe:

Câștig în bandă mai mare de $\dots \text{dB}$

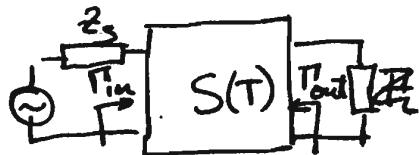
Factorul de undă statică SWR $< \dots$ la intrare și la ieșire.

Factor de rezonanță mai mic decât $\dots \text{dB}$

Stabilitate conditionată:

Cercuri de stabilitate

Dacă nu se poate alergă un tranzistor necondiționat stabil și poate lucra cu un tranzistor condiționat stabil.



$$\Gamma_{in} = S_{11} + \frac{S_{11} S_{12} \Gamma_L}{1 - S_{22} \Gamma_L}$$

$$\Gamma_{out} = S_{22} + \frac{S_{21} S_{12} \Gamma_s}{1 - S_{11} \Gamma_s}$$

$$\text{Limită } \rightarrow |\Gamma_{in}| = 1 \quad |\Gamma_{out}| = 1$$

$$\Gamma_s = \frac{Z_s - z_0}{Z_s + z_0}$$

$$\Gamma_L = \frac{Z_L - z_0}{Z_L + z_0}$$

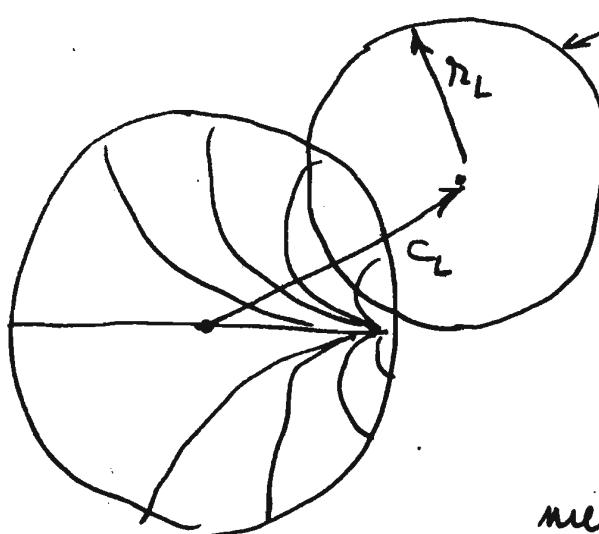
Stabilitate $|\Gamma_{in}| < 1, |\Gamma_{out}| < 1$

$|\Gamma_{in}| = 1 \Rightarrow$ soluțiile pentru Γ_L vor fi pe un cerc :

$$\text{Raza: } r_L = \left| \frac{S_{21} S_{12}}{|S_{22}|^2 - |\Delta|^2} \right|$$

$$\text{Centru: } C_L = \frac{(S_{22} - \Delta S_{11}^*)^*}{|S_{22}|^2 - |\Delta|^2}$$

$$\text{cu } \Delta = S_{11} S_{22} - S_{12} S_{21}$$



cerc de stabilitate la intrare

Local geometric al valorilor Γ_L care fac $|\Gamma_{in}| = 1$

Cercul imparte spațiul în 2 regiuni une stabilă, una instabilă

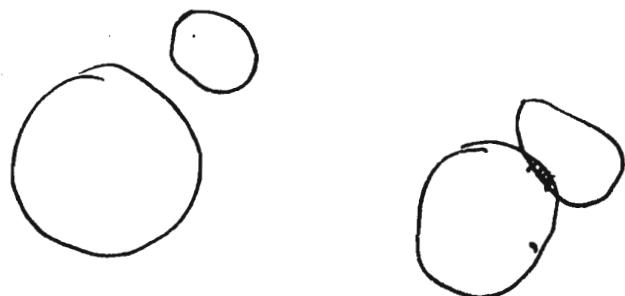
Diferențiere: Centrul diagramei Smith corespunde impedanței de normalizare: $z_0 = 50\Omega \Rightarrow z_L = z_0 \Rightarrow \Gamma_L = 0$ (sarcina este adaptată) $\Rightarrow |\Gamma_{in}| = |S_{11}|$

În funcție de valoarea lui $|S_{11}| \Rightarrow$ acest punct va reprezenta deci următoare de:

- stabilitate $|S_{11}| < 1$
- instabilitate $|S_{11}| > 1$

Se poate face diferențiere între cele două regiuni:

Necesită



Punct de plecare în centru \rightarrow sferătul căt mai departe de zona instabilă.

Schimbul: cerc de stabilitate la dreapta.

quadripolul amplificator + blocurile de adaptare.

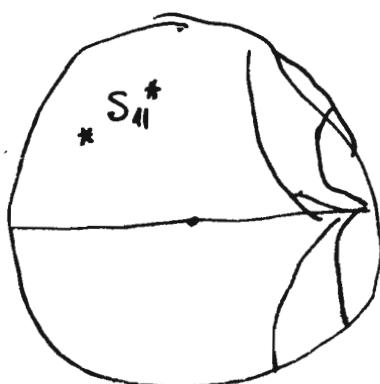
Adaptarea necesară pentru:

1. Optimizarea unui câștig căt mai mare.
2. Aplatizarea câștigului în bandă.
3. Îndeplinirea altor condiții (F , $VSWR$)



$G_{\text{sumax}} = \text{MAG}$ câștig maxim disponibil.

Aplatizarea câștigului se face utilizând cercurile de câștig constând la intrare / ieșire



$$\Gamma_s = S_{11}^* \Rightarrow G_{\text{sumax}}$$

O valoare $G_s < G_{\text{sumax}}$ se va obține pentru mai multe puncte pe diagonala Smith (mai mulți factori de reflexie, mai multe rețele de adaptare)

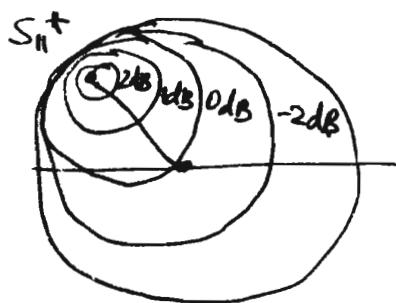
$$r_s = \frac{\sqrt{1 - G_s(1 - |S_{11}|^2)}}{1 + G_s |S_{11}|^2}$$

cercul de căstig constant la intrare

$$C_s = \frac{G_s \cdot S_{11}^*}{1 + G_s |S_{11}|^2}$$

$G_s = G_{\text{max}} \Rightarrow$ cercul se reduce la un punct (S_{11}^*)

Pentru $G_s < G_{\text{max}}$, centru cercului se găsește pe segmentul $(0, S_{11}^*)$. \rightarrow o familie de cercuri



Cercuri de zgomot constant

Parametri de zgomot: F_{min} - factor minim de zgomot obținut pentru

R_n = rezistență nesecură de zgomot. Γ_{opt}

Γ_{opt} = coeficientul de reflexie optim la intrare (se obține $F = F_{\text{min}}$)

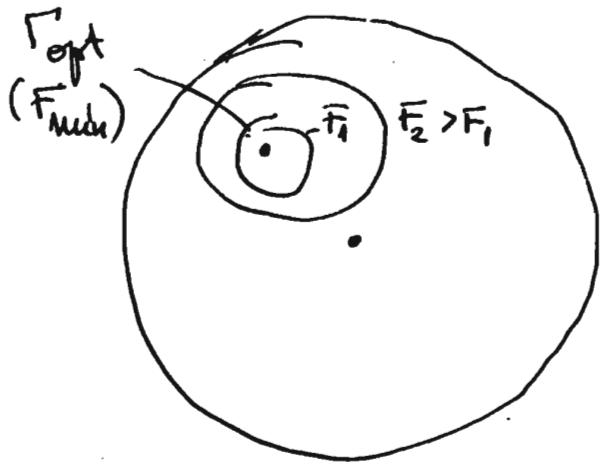
$$r_n = \frac{R_n}{Z_0}$$

Locusul geometric $F = \text{constant} \Rightarrow$ un cerc numit cerc de zgomot constant.

$$C_N = \frac{\Gamma_{\text{opt}}}{1 + N}$$

$$r_N = \frac{\sqrt{N^2 + N(1 - |\Gamma_{\text{opt}}|^2)}}{1 + N}$$

$$\text{cu } N = \frac{F - F_{\text{min}}}{4 r_n} | 1 + \Gamma_{\text{opt}} |^2$$



Punctul final se găsește în
interiorul cercului $\bar{F}_1 \rightarrow F < \bar{F}$

Fris.

$$F_T = F_1 + \frac{F_2 - 1}{G_1} + \frac{F_3 - 1}{G_1 G_2} + \dots + \frac{F_n - 1}{G_1 G_2 \dots G_{n-1}}$$

⋮